

hc32f17x_example_list

| 编号 | 模块名称 | 样例名称 | 样例功能 |
|----|------------------------------------|-----------------------|---------------------|
| 1 | adc | adc_scan_jqr_sw | ADC插队扫描模式 |
| 2 | | adc_scan_sqr_acc | ADC顺序扫描累加模式 |
| 3 | | adc_scan_sqr_hw_trig | ADC顺序扫描硬件触发模式 |
| 4 | | adc_sgl_always_sw | ADC单次一直采样模式 |
| 5 | | adc_sgl_sw | ADC单次采样模式 |
| 6 | | adc_threshold | ADC阈值比较功能 |
| 7 | adt (TIM4/5/6) | CaptureInput | 捕获输入 |
| 8 | | CaptureInputBuf | 捕获输入（含缓存传送） |
| 9 | | CompareOutput | 比较输出PWM |
| 10 | | CompareOutputBuf | 比较输出PWM（含缓存传送） |
| 11 | | HWStartStopClrCapu | 硬件启动停止清零 |
| 12 | | Irq | 中断 |
| 13 | | LpBreak | 低功耗_PWM刹车 |
| 14 | | PortBreak | 端口输入_PWM刹车 |
| 15 | | PwmHwComp | 硬件死区比较输出 |
| 16 | | SameHSameLBreak | 同高同低短路_PWM 刹车 |
| 17 | | SoftwareSync | 软件同步 |
| 18 | | Trig_adc_sqr | 触发ADC转换 |
| 19 | | ValidPeriod | 有效周期间隔相应 |
| 20 | | VcBreak | 比较器_PWM 刹车 |
| 21 | aes | aes_encrypt_decrypt | AES加解密 |
| 22 | crc | crc_crc16 | CRC16编码及校验 |
| 23 | | crc_crc32 | CRC32编码及校验 |
| 24 | dac | sv_dac_dma | DAC DMA方式传输 |
| 25 | | sv_dac_trianglewave | DAC三角波输出 |
| 26 | dmac | dma_hw_trigger_block | DMA硬件触发块传输 |
| 27 | | dma_hw_trigger_burst | DMA硬件触发突发传输 |
| 28 | | dma_sw_trigger | DMA软件触发 |
| 29 | | dma_terminate | DMA终止传输功能 |
| 30 | | dma_interrupt | DMA中断 |
| 31 | flash | flash_erase_write | FLASH擦写及编程 |
| 32 | generaltimer (TIM0/1/2) | gt_m1_pwc | 模式1_脉宽测量 |
| 33 | | gt_m1_pwc_oneshot | 模式1_单次脉宽测量 |
| 34 | | gt_m23_capture | 模式23_捕获 |
| 35 | | gt_m23_pwm_adc | 模式23_PWM+触发ADC转换 |
| 36 | | gt_m23_saw_pwm | 模式23_锯齿波为载波的PWM输出 |
| 37 | | gt_m23_tpcmp_pwm | 模式23_双点比较的PWM输出 |
| 38 | | gt_m23_tria_pwm | 模式23_三角波为载波的PWM输出 |
| 39 | | gt_timer | 模式0_基本定时器功能 |
| 40 | gpio | gt_tog | 模式0_TOG翻转输出（Buzzer） |
| 41 | | gpio_deepsleep_wakeup | GPIO深度休眠及唤醒（最低功耗测量） |
| 42 | | gpio_input | GPIO输入 |
| 43 | | gpio_interrupt | GPIO中断 |
| 44 | | gpio_output | GPIO输出 |
| 45 | | gpio_output_fastio | GPIO FAST-IO翻转 |
| 46 | i2c | i2c_bl24c08_int | I2C查询方式EE(24C08) |
| 47 | | i2c_bl24c08_poll | I2C中断方式读写EE(24C08) |
| 48 | | i2c_mcu_master_int | I2C主机中断方式通信 |
| 49 | | i2c_mcu_slave_int | I2C从机中断方式通信 |
| 50 | | i2c_mcu_slave_poll | I2C从机查询方式通信 |
| 51 | lcd | lcd_mode | LCD显示 |

| | | | |
|-----|----------|-------------------------------|----------------------|
| 52 | lvd | lvd_detect_falling_irq | 低电压下降沿检测 |
| 53 | | lvd_detect_high_irq | 低电压高电平检测 |
| 54 | | lvd_detect_reset | 低电压复位 |
| 55 | | lvd_detect_rising-falling_irq | 低电压双沿检测 |
| 56 | | lvd_detect_rising_irq | 低电压上升沿检测 |
| 57 | opa | opa_dac | OPA复用DAC buffer |
| 58 | | opa_one | OPA运放功能 |
| 59 | pca | pca_16bit_pwm | PCA16位PWM功能 |
| 60 | | pca_8bit_pwm | PCA8位PWM功能 |
| 61 | | pca_aos_ch0 | PCA对VC1输出的捕获 |
| 62 | | pca_cap | PCA捕获功能 |
| 63 | | pca_cmp_cnt | PCA比较功能 |
| 64 | | pca_wdt | PCA WDT功能 |
| 65 | spi | spi_master | SPI主机通信 |
| 66 | | spi_slave | SPI从机通信 |
| 67 | stk_test | stk_test | STK（Demo）板功能测试 |
| 68 | sysctrl | sysctrl_clk_div_output | 系统时钟分频输出 |
| 69 | | sysctrl_clk_switch | 系统时钟切换 |
| 70 | | sysctrl_pll_output | 系统时钟PLL输出 |
| 71 | | sysctrl_systick | SysTick定时中断 |
| 72 | template | | 基于DDL的最小系统应用开发模板 |
| 73 | timer3 | timer3_m1_pwc | 模式1_脉宽测量 |
| 74 | | timer3_m1_pwc_one-shot | 模式1_单次脉宽测量 |
| 75 | | timer3_m23_capture | 模式23_捕获 |
| 76 | | timer3_m23_pwm_adc | 模式23_PWM+触发ADC转换 |
| 77 | | timer3_m23_pwm_port_brake | 模式23_端口输入作为PWM刹车 |
| 78 | | timer3_m23_pwm_vc_brake | 模式22_比较器作为PWM刹车 |
| 79 | | timer3_m23_saw_pwm | 模式23_锯齿波为载波的PWM输出 |
| 80 | | timer3_m23_tpcmp_pwm | 模式23_双点比较的PWM输出 |
| 81 | | timer3_m23_triwave_pwm | 模式23_三角波为载波的PWM输出 |
| 82 | | timer3_timer | 模式0_基本定时器功能 |
| 83 | | timer3_tog | 模式0_TOG翻转输出（Buzzer） |
| 84 | trim | trim_cal | 时钟校准 |
| 85 | | trim_mon | 时钟监测 |
| 86 | trng | trng_gen | 真随机数生成 |
| 87 | uart | uart_dma | UART+DMA |
| 88 | | uart_int | UART中断通信 |
| 89 | | uart_master | UART主机通信 |
| 90 | | uart_master_ctsrts | UART主机流控模式 |
| 91 | | uart_poll | UART查询通信 |
| 92 | | uart_single_int | UART单线模式通信 |
| 93 | | uart_slave | UART从机通信 |
| 94 | | uart_slave_cts_rts | UART从机流控模式 |
| 95 | vc | vc_bgr1p2_high_irq | P端输入电平触发VC0上升沿中断 |
| 96 | | vc_btbrake_rising_irq | VC上升沿作为TIM0的PWM输出刹车 |
| 97 | | vc_btcap_irq | VC输出作为TIM的捕获输入 |
| 98 | | vc_btm0gate_rising_irq | VC作为TIM0的门控输入 |
| 99 | | vc_btrfclr_rising_irq | VC控制定时器TIM0的PWM输出和停止 |
| 100 | | vc_deepsleep | VC休眠唤醒功能 |
| 101 | | vc_detect_falling_irq | VC下降沿检测中断 |
| 102 | | vc_vref_rising_irq | VC上升沿检测中断 |
| 103 | wdt | wdt_int | WDT中断 |
| 104 | | wdt_int_lpm_wakeup | WDT休眠唤醒 |
| 105 | | wdt_reset | WDT复位 |